

Literatur zu VHDL

Reichardt, J.; B. Schwarz: VHDL-Synthese – Entwurf digitaler Schaltungen und Systeme.
– München, Wien: Oldenbourg 2000
Bibliothek: ET L 573 u.a.

Lehmann, G.; B. Wunder; M. Selz: Schaltungsdesign mit VHDL. – Poing: Franzis (?) 1994
Internet:
<http://www-itiv.etec.uni-karlsruhe.de/FORSCHUNG/VEROEFFENTLICHUNGEN/lws94/lws94.html>

Ashenden, P.J.: The Student's Guide to VHDL. – San Francisco: Morgan Kaufmann 1998
Bibliothek: ja

Ashenden, P.J.: The Designer's Guide to VHDL. – San Francisco: Morgan Kaufmann 1998 (?)
Bibliothek: ja

Ashenden, P.J.: The VHDL Cookbook. – University of Adelaide (Australia) 1990
Internet:

diverse Unterlagen, Tutorials etc. im Internet (Suche z.B. unter VHDL)

allgemeine Literatur

Flik, Th.; H. Liebig: Mikroprozessortechnik (4.Aufl.). – Berlin, Heidelberg: Springer 1994
Bibliothek: ET W 011
RISC/CISC, virtueller Speicher, Cache, Pipelining (tw.)

Jungmann, D.; H. Stange: Einführung in die Rechnerarchitektur. – München, Wien: Hanser 1992
Bibliothek IT C 047
Pipelining, Rechnerarchitektur allgemein

Martin, Ch.: Rechnerarchitektur. – München, Wien: Hanser 1992
Bibliothek ?
RISC/CISC, virtueller Speicher, Cache, Pipelining, Rechnerarchitektur allgemein

Beierlein, Th.; O. Hagenbruch: Taschenbuch der Mikroprozessortechnik. - München, Wien:
Fachbuchverlag Leipzig (Hanser) 1999
Bibliothek ?
RISC/CISC, virtueller Speicher, Cache, Pipelining, Rechnerarchitektur allgemein

Witt, K.-U.: Elemente des Rechneraufbaus. - München, Wien: Hanser 1995
Bibliothek ?
virtueller Speicher

Thies, K.-D.: 80486 Systemsoftware-Entwicklung. - München, Wien: Hanser 1992
Bibliothek ja
virtueller Speicher und Cache beim IA32 (386 -)

Nelson, R. P.: 80386/486 Handbuch für Programmierer. – München: Microsoft Press Deutschland 1991
Bibliothek ET W 040
virtueller Speicher und Cache beim IA32 (386 -)

Schnurrer, G.: Ge-cached Dem Prozessor aufs Bit geschaut. In: c't 6/1993, S. 230- 234. – Hannover:
Heise 1993
Bibliothek ja
Cache

Hennessy, J.; D. Patterson: Computer architecture: a quantitative approach (2nd Ed.). –San Francisco:
Kaufmann 1998 (?) oder Rechnerarchitektur: Analyse, Entwurf, Implementierung, Bewertung (1.
Aufl.). – Braunschweig: Vieweg 1994
Bibliothek: ja
Pipelining, RISC/CISC, Rechnerarchitektur allgemein